



TITLE:

直並列アレイアクセプタと二次元
マーカオートマトンに関するあ
る性質 (オートマトン理論および言
語理論の新展開)

AUTHOR(S):

井上, 克司; 中村, 昭

CITATION:

井上, 克司 ...[et al]. 直並列アレイアクセプタと二次元マーカオートマトンに関するあ
る性質 (オートマトン理論および言語理論の新展開). 数理解析研究所講究録 1976, 270:
120-126

ISSUE DATE:

1976-04

URL:

<http://hdl.handle.net/2433/105906>

RIGHT:

直並列アレイアクセプタと二次元マーカーオートマトンに関するある性質

広島大 工学部

井上克司

広島大 工学部

中村 昭

本稿では, まず直並列アレイアクセプタ(PSA)[‡]ならびに二次元1マーカー(2マーカー)オートマトン[‡]によって定義可能な言語の Chomsky Hierarchy における位置づけに関する2,3の結果が与えられ, ついで, この結果を用いて, PSAと二次元1マーカー(2マーカー)オートマトンの間の受理能力に関する比較が論じられる.

定義 記号の有限集合 Σ 上の n 次元テープとは, Σ の要素からなる $l_1 \times \cdots \times l_n$ 矩形配列 (各 l_i は, 1以上の整数)をいう. Σ 上のすべての n 次元テープの集合を $\Sigma^{(n)+}$ と記す. n 次元テープ X 上の座標 (i_1, \dots, i_n) に位置する記号を X_{i_1, \dots, i_n} と記し, また第 i 番目 ($1 \leq i \leq n$)の座標軸に関する X の長さ $l_i(X)$ と記す.

[‡] 直並列アレイアクセプタの定義については文献[1,2]を, また二次元マーカーオートマトンの定義については文献[3]を参照されたい. 以下において, PSA (\emptyset PSA, $1W$ PSA, $1WD$ PSA) は, 非決定性(決定性, 1方向非決定性, 1方向決定性)直並列アレイアクセプタを表わし, また, $2-M_1$ ($2-\emptyset M_1$, $2-M_2$, $2-\emptyset M_2$) は, 二次元非決定性1マーカー(二次元決定性1マーカー, 二次元非決定性2マーカー, 二次元決定性2マーカー)オートマトンを表わす. さらに, たとえば, $L(PSA)$ は PSAの受理する二次元テープの集合のクラスを表わす.

定義 言語 $L \subseteq \Sigma^{(n)}$ が PSA (∂PSA , $1WPSA$, $1W\partial PSA$, $2-M_1$, $2-\partial M_1$, $2-M_2$, $2-\partial M_2$) 定義可能であるというのは, $L = L(M)$ なる PSA (∂PSA , $1WPSA$, $1W\partial PSA$, $2-M_1$, $2-\partial M_1$, $2-M_2$, $2-\partial M_2$) M が存在して, $\Sigma' \supseteq \Sigma$ となる場合である. ただし, Σ' は M の入力記号集合であり, $L(M) = \{w \in \Sigma^{(n)} \mid \exists x \in T(M) (T(M) \text{ は, } M \text{ の受理する二次元テープの集合}), l_1(w) = l_2(x), 1 \leq l_1 \leq l_2(x) \text{ の各 } l_1 \text{ に対して } w_{l_1} = x_{l_1}\}$ である.

定理 1⁽⁴⁾ $1WPSA$ 定義可能な言語のクラスは, 1 型言語のクラスと一致する.

定理 2⁽⁵⁾ $2-\partial M_2$ 定義可能な言語のクラスは, 0 型言語のクラスと一致する.

補題 3⁽⁶⁾ 非決定性 n^2 テープ限定 Turing machine の受理する言語のクラスは, 1 型言語のクラスを真に含む.

定理 4 1 型言語のクラス $\subsetneq 2-M_1$ 定義可能な言語のクラス

証明 本定理を証明するには, 補題 3 より, 非決定性 n^2 テープ限定 Turing Machine によって受理される任意の言語は, $2-M_1$ 定義可能であることを示せばよい. L を, 非決定性 n^2 テープ限定 Turing Machine $M = (K, \Sigma, \Gamma, \delta, q_0, F)$ [†] によって受理される言語とする. ただ 1 つの $K \times \Gamma$ の要素を含む $K \times \Gamma \cup \Gamma$ 上の 1 次元ストリングを M の計算状況という. ニつの M の計算状況 C と C' の間の関係 ' \vdash_M ' を次のように定義する.

$$C \vdash_M C'$$

\Leftrightarrow ある i ($1 \leq i \leq l_1(C)$) に対し, $C_i = (q, a) \in K \times \Gamma$ であり, しかも

[†] M は, 文献[7]の第 6 章で定義されている 1 テープの非決定性 Turing Machine であり, しかも, 入力テープの書かれた領域から左にはみ出すことはなく, 長さ n の入力テープを受理するときは高々 n^2 個のコマを使用する, と仮定して一般性を失わない.

① $\delta(\delta, a) \ni (P, A, L)$ かつ $C'_i = A$ かつ $C'_{i-1} = (P, C_{i-1})$ かつすべての j ($1 \leq j \leq l_1(C)$, $j \neq i, i-1$) に対し $C'_j = C_j$

② $\delta(\delta, a) \ni (P, A, R)$ かつ $C'_i = A$ かつ $C'_{i+1} = (P, C_{i+1})$ かつすべての j ($1 \leq j \leq l_1(C)$, $j \neq i, i+1$) に対し $C'_j = C_j$

のいずれかが成り立つ。

長さ n^2 の M の計算状況 $\langle \delta_0, a_1, a_2 \cdots a_n B B \cdots B \rangle$ (B は空白記号)

を入力テープ $a_1 a_2 \cdots a_n \in \Sigma^{(n)^+}$ に対する M の初期計算状況という。

さて、次の性質をもつ図1に示すような二次元テープ $Z \in (K \times \Gamma \cup \Gamma \cup \{\emptyset\})^{(n)^+}$ (\emptyset は新しい記号) を考える。

(i) Z の第1行 $a_1 a_2 \cdots a_n \in \Sigma^{(n)^+}$

(ii) 各 i ($1 \leq i \leq m$) に対し、 Z の第 i ブロックが、 $a_1 a_2 \cdots a_n$ を入力とするときの M の時刻 i における計算状況を表わす。すなわち、

$$\begin{aligned} Z[i] &= c_{i,1,1} c_{i,1,2} \cdots c_{i,1,n} c_{i,2,1} \\ &\quad c_{i,2,2} \cdots c_{i,2,n} \cdots c_{i,n,1} \cdots c_{i,n,n} \\ &\in (K \times \Gamma \cup \Gamma)^{(n)^+} \end{aligned}$$

a_1	a_2	\cdots	a_n
\emptyset	\emptyset	\cdots	\emptyset
$c_{1,1,1}$	$c_{1,1,2}$	\cdots	$c_{1,1,n}$
$c_{1,2,1}$	$c_{1,2,2}$	\cdots	$c_{1,2,n}$
\vdots	\vdots	\ddots	\vdots
$c_{1,n,1}$	$c_{1,n,2}$	\cdots	$c_{1,n,n}$
\emptyset	\emptyset	\cdots	\emptyset
$c_{2,1,1}$	$c_{2,1,2}$	\cdots	$c_{2,1,n}$
$c_{2,2,1}$	$c_{2,2,2}$	\cdots	$c_{2,2,n}$
\vdots	\vdots	\ddots	\vdots
$c_{2,n,1}$	$c_{2,n,2}$	\cdots	$c_{2,n,n}$
\emptyset	\emptyset	\cdots	\emptyset
\vdots	\vdots	\ddots	\vdots
\vdots	\vdots	\ddots	\vdots
\emptyset	\emptyset	\cdots	\emptyset
$c_{m,1,1}$	$c_{m,1,2}$	\cdots	$c_{m,1,n}$
\vdots	\vdots	\ddots	\vdots
$c_{m,n,1}$	$c_{m,n,2}$	\cdots	$c_{m,n,n}$
\emptyset	\emptyset	\cdots	\emptyset

第1ブロック

第2ブロック

第 m ブロック

とおくとき、 $Z[1]$ は、 $a_1 a_2 \cdots a_n$

図1. 定理4の証明のための図

に対する M の初期計算状況であり、しかも次が成り立つ。

$$Z[1] \vdash_M Z[2] \vdash_M \cdots \vdash_M Z[m]$$

(iii) $Z[m]$ が受理計算状況である, すなわち, $F \times \Gamma$ の要素を含む.

このような性質をもつ二次元テープ Z を M の受理計算状況表現テープといい, M のすべての受理計算状況表現テープの集合を $T_S(M)$ と記す. 目的とすることを示すには, この $T_S(M)$ を受理する 2- M , M' が存在することと示せばよい (M は, n^2 テープ限定であることに注意). 次の動作を行なう 2- M , M' に対し, $T(M') = T_S(M)$ が成り立つことは容易に知れる.

- (1) 入力テープ Z が図1の形をしていることをチェックする.
- (2) $Z[1]$ が, Z の第1行目に対する M の初期計算状況であることをチェックする.
- (3) 各 i ($1 \leq i \leq m-1$) に対し, $Z[i] \vdash_M Z[i+1]$ であることをチェックする. このチェックは, 次のようにしてなされる. M の受理計算状況表現テープ Z の第 i ブロックと第 $i+1$ ブロックは, M のヘッドの位置の変化を示す部分を除いては全く同一であることを注意しよう. $c_{i,j} = c_{i+1,j}$ であることをチェックするためには, M' はまず記号 $c_{i,j}$ の書かれているコマにマーカーを置く. ついで, $c_{i,j}$ を記憶し, テープの第 j 列に沿って '4' を通り過ぎるまで下方に進む. '4' を通過すると, 制御部に記憶されている $c_{i,j}$ と同一の記号を読むたびに, そのまま第 j 列に沿って 進み続ける かあるいは 下方に 90° 向きを変えてテープの右境界記号 '井' (文献[3]では境界記号として 'B' を用いているが, 本稿では M のブランク記号 'B' と区別するため, 境界記号として '井' を用いる) に向けて右方に進むかのいずれかの動作を行なう. 後者の選択をとると, M' は右境界記号にぶつかった後, 今度はテープの左境界記号 '井' にぶつかるまで対角線に沿って左上方に進み, 左境界記号にぶつ

かると(々の書かれている行があるので) | コマ上に動いて、再び右方向に進む。この時、右境界記号 '#' にぶつかる以前にマーカーとぶつかれば、 $c_{k,i,j} = c_{k+1,i,j}$ であることがチェックされたことになる。

$c_{k,i,j} = (q, a) \in K \times \Gamma$ のときは、(i) $\delta(q, a) \ni (p, A, L)$ かつ $c_{k+1,i,j} = A$ かつ $c_{k+1,i,j-1} = (p, c_{k,i,j-1})$ ($j=1$ のときは、 $c_{k+1,i-1,n} = (p, c_{k,i-1,n})$), あるいは (ii) $\delta(q, a) \ni (p, A, R)$ かつ $c_{k+1,i,j} = A$ かつ $c_{k+1,i,j+1} = (p, c_{k,i,j+1})$ ($j=n$ のときは、 $c_{k+1,i+1,1} = (p, c_{k,i+1,1})$), であることをチェックする必要があるが、 M' はこのチェックを容易に行なうことができる。

(4) $Z[m]$ が受理計算状況であることをチェックする。

(5) 上のすべてのチェックが肯定的である時のみ、 M' は受理状態に入る。

(証終)

補題5 非決定性消去不能 Writing Stack Automaton (NEWSA)⁽⁸⁾ の受理する言語のクラスは、0型言語のクラスに真に含まれる。

証明 NEWSAの受理する任意の言語は、決定性 2^{cn} テープ限定 Turing Machine によって受理され⁽⁸⁾、従って帰納的集合である。(証終)

定理6 (1) 1型言語のクラス \subset DP_{PSA}(PSA) 定義可能な言語のクラス。
(2) DP_{PSA}(PSA) 定義可能な言語のクラス \subset 0型言語のクラス。

証明 (1)の成り立つことは、定理4の証明中で述べた $T_5(M)$ を受理する DP_{PSA} を構成することができることから示される。(2)の成り立つことを示すには、PSA $M = (\Sigma, K, q_0, \delta, \mu, F)$ によって定義可能な言語 $L(M)$ は、ある NEWSA によって受理されることを示せば十分である(補題5より)。

ある二次元テープ X ($l_1(X)=m$, $l_2(X)=n$) が M に入力されたときの M の動作を次のように模倣する $NEWSA\ M'$ を考える。最初, M' には, 入力テープとして $\$X_{1,1}X_{1,2}\cdots X_{1,n}\$$ が与えられる。まず M' は, 入力 $X_{1,1}X_{1,2}\cdots X_{1,n}$ をスタック上にコピーしその後特別な区切り記号 ' $\#$ ' を書く。ついで, 入力テープとカウンタとして用い (長さ n を数えるのに利用), 記号 $X_{2,j}$ ($1 \leq j \leq n$) を非決定的に想像して, スタック上の記号 ' $\#$ ' に続けて系列 $X_{2,1}X_{2,2}\cdots X_{2,n}$ を書き込みその後記号 ' $\#$ ' を書く。以後, M' はスタック上に X の最後行 $X_{m,1}X_{m,2}\cdots X_{m,n}$ を書き込むまで同様な動作をくり返す。この後, M' はスタックヘッドを第 i ブロックに移し (各 i , $1 \leq i \leq m$, に対し, X の第 i 行 $X_{i,1}X_{i,2}\cdots X_{i,n}$ が書かれている ' $\#$ ' にはさまれたスタックテープ部分を第 i ブロックとよぶ), M の動作を模倣しはじめる。 M' が, 書き込み可能な入力テープとスタックテープの第 i ブロックを用いて, M の (入力テープ X の) 第 i 行上での動作を模倣することができることは容易に示されるがその詳細については省略する。 M' が M の動作を模倣する際に, M の第 i セル A_i が F (M の受理状態集合) の中のある状態に入ることが見い出される場合に限って, M' は入力テープを受理するように働く。以上の M' が, $L(M)$ を受理することは, 明らかである。 (証終)

以下, 受理能力に関して考察しよう。

補題 7 $T = \{X \in \{0, 1\}^{(2)+} \mid l_1(X) = l_2(X) + 1 \text{ かつ } \text{ある } i < 1 \leq i \leq l_1(X) - 1, \text{ すべての } j (1 \leq j \leq l_2(X)) \text{ に対し, } X_{i,j} = X_{i+1,j}\} \notin L(1WDPSA)$

証明 文献(10)の定理3の証明と同様.

(証明略)

補題8 補題7における $T \in \mathcal{L}(2-DM_1)$.

(証明略)

補題9⁽¹⁾ $PSA, 1WPSA (DPSA, 1WDPSA)$ の受理する1行からなる二次元テープの集合のクラスは, 1型言語(決定性1型言語)のそれと一致する.

補題10⁽³⁾ $2-DM_1, 2-M_1$ の受理する1行からなる二次元テープの集合のクラスは, 正規言語のそれと一致する.

補題11 $2-DM_2 (2-M_2)$ の受理する1行からなる二次元テープの集合のクラスは, 決定性1型言語(1型言語)のそれに真に含まれる.

証明 $2-DM_2 (2-M_2)$ の受理する1行からなる二次元テープの集合のクラスは, $\mathcal{L}(1-DM_2)(\mathcal{L}(1-M_2))^{\dagger}$ と一致する. ここで, 文献(9)の定理1, 系1, 系2から, $\mathcal{L}(1-DM_2) \subsetneq \mathcal{L}(1-DM_5), \mathcal{L}(1-M_2) \subsetneq \mathcal{L}(1-M_5)$ が得られ, また明らかに, $\mathcal{L}(1-DM_5) \subseteq$ 決定性1型言語のクラス, $\mathcal{L}(1-M_5) \subseteq$ 1型言語のクラス, であるから, 本補題が成り立つ.
($\mathcal{L}(1-DM_5)(\mathcal{L}(1-M_5))^{\dagger}$ は一次元決定性(非決定性)マーカーオートマトンの受理する言語のクラスを表す.)

定理1, 定理2, 定理4, 定理6, 補題7~補題11より, 次の定理が得られる.

定理12 $\mathcal{L}(2-DM_1) \not\subseteq \mathcal{L}(1WDPSA); \mathcal{L}(2-M_1) \not\subseteq \mathcal{L}(1WPSA), \mathcal{L}(1WDPSA)$
 $;\mathcal{L}(2-DM_2) \not\subseteq \mathcal{L}(1WPSA), \mathcal{L}(1WDPSA), \mathcal{L}(PSA), \mathcal{L}(DPSA); \mathcal{L}(2-M_2) \not\subseteq$
 $\mathcal{L}(1WPSA), \mathcal{L}(PSA).$ (' $\not\subseteq$ ' は比較不能であることを表す)

文献 (1) 井上, 中村: 信学論(日), 8750-3, p.167. (2) 井上, 中村: オートマトンと言語研資AL74-24. (3) M. Blum & C. Hewitt: IEEE, SWAT (1967), p.155. (4) 井上, 中村: オートマトンと言語研資AL74-63. (5) 井上, 中村: 'マーカーオートマトンによる0型言語の特徴づけ', 日本数学会, 応用数学分科会予稿(1976, 4月), (6) H. Ibarra: JACM, vol.19, No.4, October, p.608. (7) J.E. Hopcroft & J.D. Ullman: Addison-Wesley (1969). (8) J.A. Giuliano: JCSS 6, 1972, p.168. (9) O.H. Ibarra & R.T. Melson: Intern. J. Computer Math. 1974, vol.4, Section A, p.269. (10) A. Rosenfeld, et al: Information Processing Letters 2, 1973, p.43